

## プレスリリース

2010 年 3 月 31 日

アヴネット ジャパン株式会社

### アヴネット、Spartan-6 FPGA DSP開発キットでDSP設計を後押し

アリゾナ州フェニックス、2010 年 3 月 24 日-大手半導体商社アヴネット社(NYSE: AVT)の事業部門、アヴネット・エレクトロニクス・マーケティング(EM)は、Xilinx® Spartan®-6 FPGA DSP 開発キットを発表した。1,995 米ドルで受注を開始しており、ISE® Design Suite System Edition 11.4 のデバイス限定版が含まれる。Spartan-6 FPGA は 1 デバイスで 45 GMAC までの性能を生み出し、システムコストが厳しい製品設計に理想的なソリューションとなっている。

Spartan-6 FPGA DSP 開発キットは、簡単に信号処理設計を始められるエントリー向けキットとなっており、ユーザーは FPGA での信号処理設計手法を簡単に身に付け、製品の付加価値を生み出すことに専念できる。航空宇宙や防衛、無線通信、産業、測定、医療、その他の演算集約的なアプリケーションは、デジタル信号処理能力と、コスト効率の高いソリューションを必要としている。アヴネット・エレクトロニクス・マーケティング(EM)のグローバル・テクニカル・マーケティング担当バイス・プレジデント、Jim Beneke は、「Spartan-6 FPGA DSP 開発キットの発表によって、アヴネットはさらなる性能とコスト低減を必要とするお客様向けに、最初の DSP 開発キットをご提供することになります」と述べる。「このキットは、Spartan-6 FPGA ファミリーで信号処理重視の設計にたずさわるお客様が、新たな設計フローや設計テクニックをすばやく身につける助けとなるでしょう」。

Spartan-6 FPGA DSP 開発キットは、拡張性のある開発ボードと、DSP IP コア、DSP 開発ツール、検証済みの Spartan-6 DSP ターゲット・リファレンス・デザインを統合して提供する。同梱のターゲット・リファレンス・デザインでは Spartan-6 クラスの信号処理設計テクニックと設計フローが理解できる。ユーザーは、最先端のデジタル・アップ・コンバータ(DUC)／デジタル・ダウン・コンバータ(DDC)用ターゲット・リファレンス・デザインにより、クロックオーバー・サンプリング、時分割マルチプレクシング、高機能 DSP48 スライスを使った信号処理性能やリソースの最適化といった、高度な設計手法を参照できる。また、RTL やモデルベースの設計フローも含まれる。MathWorks 社の MATLAB®や Simulink®に基づく設計フローによりアルゴリズム開発者が RTL を学ぶことなく、馴染み深いモデリング環境で DSP ハードウェア設計ができる。経験豊富な RTL 設計者には、高レベルのアルゴリズムモデルに対して機能的に正しいかどうかを比較する検証メソッドととも、ISE Design Suite と LogicCore™ DSP IP コア を使った効率的な DSP ハードウェア構築のための設計手法が提供される。

Spartan-6 DSP ターゲット・リファレンス・デザインの主要な同梱物は下記のとおり。

- RTL と Simulink 用の設計ソースファイル
- トップレベルのシステム統合 RTL ソースファイル
- シミュレーション環境
- テストベンチ



- 実装環境
- デザイン合成用の完全なステップとパラメータ
- マップ、配置配線とタイミングクロージャ
- デザイン修正と統合のための推奨フローを含む、ターゲット・リファレンスデザイン・チュートリアル

MathWorks 社コーポレート・デベロップメント・アンド・パートナー・プログラムグループのマネージャ、Amnon Gai 氏は、「MathWorks は MATLAB と Simulink を用いた設計フローが、ザイリンクス Spartan-6 FPGA キットの一部に含まれているのは喜ばしいことです」と述べる。「Simulink を使ったモデルベースの設計は、信号処理、マシン・ビジョン、システムコントロールのアプリケーションへの FPGA の採用を容易にし、劇的に実装を加速します。ザイリンクスの System Generator とともに使っていただくことで、RTL 設計経験がなく、FPGA に馴染みのない技術者の方へ、設定不要の迅速な試作ソリューションをご提供します」。

キットの画像データは、こちらから入手できる。

<http://www.avnet.co.jp/pressroom/images/Avnet-spartan6-fpga-dsp-150T.jpg>

キットの詳細仕様と購入情報は、Web で公開されている。

<http://www.avnet.co.jp/design/Kits/xilinx/AES-S6DSP-LX150T-G.asp>

製品および会社に関するビデオ（英語のみ）

<http://www.avnetondemand.com/components/channel/7/>

### **アヴネット ジャパンについて**

アヴネット ジャパン株式会社は、米国アヴネット社の事業部門である、アヴネット・エレクトロニクス・マーケティング(EM)の日本法人。電子機器の相手先ブランド製品製造業(EOEM)、設計製造業(ODM)や受託製造サービス(EMS)プロバイダー向けに最先端メーカーの電子部品を販売する。また付加価値サービスとして、関連するサプライチェーン・マネジメント、販売サポート、技術設計、預託販売、プログラミング等を含むデザインチェーン・サービス、サプライチェーン・サービスを提供している。

アヴネット ジャパン ウェブサイト: <http://www.avnet.co.jp>

### **アヴネットについて**

アヴネット社(NYSE: AVT)は、電子部品、コンピュータ製品およびエンベデッド・テクノロジーを販売する世界最大級の商社で、フォーチュン 500 社にも選ばれている。世界 70 カ国以上で、最先端テクノロジーのサプライヤーと 10 万を超える幅広いお客様を結び付け、付加価値の高いサービスとソリューションを提供することで、両者の成功を加速させている。本社は米国アリゾナ州フェニックス。2009 年 6 月期決算で、アヴネット社の収益は 162 億 3000 万ドル。

アヴネット ウェブサイト: <http://www.avnet.com>



■プレスリリースのお問い合わせ先

アヴネット ジャパン株式会社

マーケティング & コミュニケーション部 高橋 桃子

TEL: 03 (6894) 3749 Email: [momoko.takahashi@avnet.com](mailto:momoko.takahashi@avnet.com)